

**This Page is Inserted by IFW Indexing and Scanning  
Operations and is not part of the Official Record**

**BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ **BLACK BORDERS**
- ☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- ☐ **FADED TEXT OR DRAWING**
- ☐ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- ☐ **SKEWED/SLANTED IMAGES**
- ☐ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- ☐ **GRAY SCALE DOCUMENTS**
- ☐ **LINES OR MARKS ON ORIGINAL DOCUMENT**
- ☐ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- ☐ **OTHER:** \_\_\_\_\_

**IMAGES ARE BEST AVAILABLE COPY.**

**As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.**

THIS PAGE BLANK (USPTO)



Europäisches Patentamt  
European Patent Office  
Office européen des brevets



Veröffentlichungsnummer: **0 635 792 A2**

12

## EUROPÄISCHE PATENTANMELDUNG

21 Anmeldenummer: **94110108.1**

51 Int. Cl.<sup>6</sup>: **G06F 15/16**

22 Anmeldetag: **29.06.94**

30 Priorität: **16.07.93 DE 4323931**

43 Veröffentlichungstag der Anmeldung:  
**25.01.95 Patentblatt 95/04**

84 Benannte Vertragsstaaten:  
**AT BE CH DE DK ES FR GB IT LI NL SE**

71 Anmelder: **SIEMENS AKTIENGESELLSCHAFT**  
**Wittelsbacherplatz 2**  
**D-80333 München (DE)**

72 Erfinder: **Liebl, Robert**  
**Dorfstrasse 31**  
**D-93470 Thurnstein/Lohberg (DE)**  
Erfinder: **Pfaehler, Wolfgang, Dipl.-Phys.**  
**Veltenstrasse 16**  
**D-85221 Dachau (DE)**

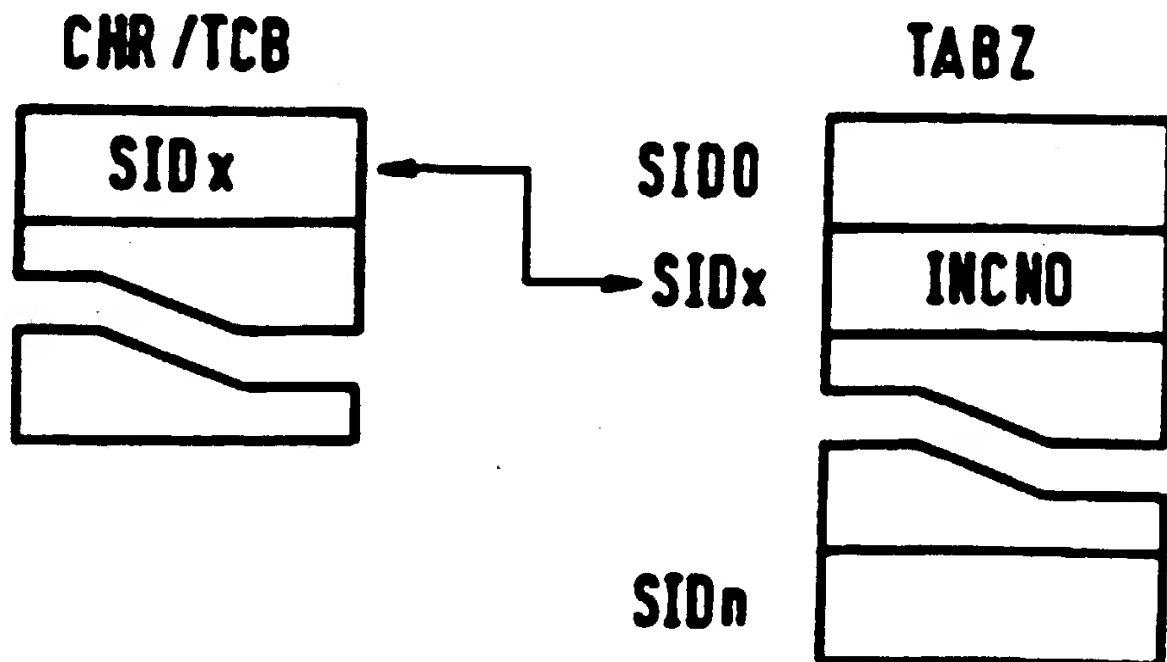
54 Verfahren zur Koordination von parallelen Zugriffen mehrerer Prozessoren auf Ressourcenkonfigurationen.

57 In Multiprozessorsystemen existieren oft komplexe Ressourcenkonfigurationen. Dadurch ergeben sich bei konkurrierenden Zugriffen auf eine bestimmte Ressourcenkonfiguration durch mehrere Prozessoren Koordinationsprobleme.

Die Erfindung löst die Probleme dadurch, daß

eine zentrale Sicherungstabelle eingeführt wird und daß ein Prozessor dort seine Prozessornummer zu einer bestimmten Sicherungsnummer hinterlegen muß, wenn er die Kontrolle über die zu dieser Sicherungsnummer gehörige Ressourcenkonfiguration erhalten will.

FIG 1



In Multiprozessor-Rechnersystemen existieren oft komplexe Relationen zwischen unterschiedlichen Systemressourcen. Diese Systemressourcen sind nicht immer vom selben logischen Typ und sind auch nicht immer durch einfache Index- oder Zeigerverweise miteinander verknüpft. Der Bezug zwischen den Ressourcen ergibt sich vielmehr erst dynamisch im Lauf einer Anreizverarbeitung. Insbesondere kann sich der Bezug erst ergeben, nachdem Teile einer solchen Ressourcenkonfiguration bereits datentechnisch manipuliert wurden.

Als Beispiel eines Multiprozessor-Rechnersystems kann ein speicherprogrammiertes Vermittlungssystem betrachtet werden, das als Ressourcen z.B. Kanalregister und Transaktionskontrollblöcke enthält. Kanalregister repräsentieren dabei das Abbild eines physikalischen Weges durch das Vermittlungssystem (Gesprächsdaten), während Transaktionskontrollblöcke die logischen Abbilder von gesprächslosen Aktionen repräsentieren. Verknüpfungen kann es nun sowohl zwischen mehreren Kanalregistern bzw. mehreren Transaktionskontrollblöcken, als auch zwischen Kanalregistern und Transaktionsblöcken geben. Im Mobilfunk sind logische Verknüpfungen von bis zu vier Kanalregistern mit bis zu 42 Transaktionskontrollblöcken gleichzeitig bekannt.

Der Erfindung liegt die Aufgabe zu Grunde, in einer Multiprozessorumgebung konkurrierende (lesend und schreibend) Zugriffe auf Ressourcenkonfigurationen konsistent vorzunehmen und gegenseitig zu koordinieren.

Diese Aufgabe wird durch die Verfahrensschritte des Anspruches 1 gelöst.

Durch die zentrale Vergabe der Kontrolle über eine Ressourcenkonfiguration an einen Prozessor aufgrund eines Anreizes (Meldung) werden Zugriffe weiterer Prozessoren auf die Ressourcenkonfiguration während der gesamten Meldungsbearbeitung durch den einen Prozessor vermieden. Dadurch werden inkonsistente Zugriffe auf die Ressourcenkonfiguration vermieden.

Eine weitere Ausgestaltung der Erfindung ist durch Anspruch 2 angegeben. Bei dieser Ausgestaltung entsteht aufgrund der zyklischen Vergabe der Sicherungsnummern kein Verlust an Dynamik, da kein extra Schutzmechanismus für eine komplexere Sicherungsnummernverwaltung (Zeigerverwaltung) benötigt wird.

Eine weitere Ausgestaltung der Erfindung ist durch Anspruch 3 angegeben. Diese Ausgestaltung besitzt insbesondere den Vorteil, daß eine meldungsindividuelle Anwenderinstanz keine Kenntnis vom eigentlichen Sicherungsvorgang benötigt.

Im folgenden wird die Erfindung an Hand der Zeichnung näher erläutert.

Die Realisierung des erfindungsgemäßen Verfahrens basiert auf einer zentralen Sicherungstabelle,

über die Sicherungsnummern vergeben werden, wobei pro Ressourcenkonfiguration jeweils nur eine einzige Sicherungsnummer vergeben wird.

Bevor ein Prozessor auf eine mittels einer Sicherungsnummer gekennzeichnete Resource zugreift, versucht er vor dem Zugriff seine Prozessornummer in der zentralen Sicherungstabelle zu hinterlegen. Gelingt es ihm seine Prozessornummer zu hinterlegen, so hat er damit die vollständige Kontrolle über alle mittels derselben Sicherungsnummer gekennzeichneten Ressourcen erhalten.

Fig. 1 zeigt die Vergabe einer Sicherungsnummer  $SID_x$  einer zentralen Sicherungstabelle TABZ an eine Resource CHR/TCB, bei der es sich z.B. um ein Kanalregister CHR oder um einen Transaktionskontrollblock TCB handeln kann. Wird zu Beginn einer Verbindung bzw. Transaktion durch den Anwender (Anwenderprogrammsystem) eine Resource aus dem Freiband (Ressourcenpool) belegt, muß zuerst eine Sicherungsnummer vergeben und vom Prozessor des Anwenders durch Hinterlegung einer Inkarnationsnummer INCNO des Anwenders gesichert werden, bevor diese Sicherungsnummer in der belegten Resource eingetragen werden kann. Gleichzeitig wird sie auch in die prozessor-spezifische Tabelle an erster Stelle eingetragen und wird somit zur sog. aktuellen Sicherungsnummer. Werden nun weitere Ressourcen zugeschaltet, wird die aktuelle Sicherungsnummer entsprechend weiterverwendet. Dadurch besitzen alle logisch verknüpften Ressourcen eine gemeinsame Sicherungsnummer und es lassen sich somit auch umfangreichere Ressourcenkonfigurationen (siehe Fig. 2) mit nur einem Eintrag in der Sicherungstabelle vor unerlaubten Zugriffen sichern.

Die Inkarnationsnummer des Anwenders entspricht der Prozessornummer, wenn das Anwenderprogrammsystem eines Prozessors nur durch eine einzige Inkarnation, d.h. einen einzigen vom Betriebssystem verwalteten Prozeß realisiert ist. Im folgenden wird deshalb anstelle des Begriffs "Inkarnationsnummer" auch der Begriff "Prozessornummer" gleichbedeutend verwendet.

Fig. 2 zeigt die Sicherung einer Ressourcenkonfiguration durch eine gemeinsame Sicherungsnummer.

Die Vergabe der Sicherungsnummern erfolgt zyklisch. Wird also eine Sicherungsnummer aus der Sicherungstabelle vergeben, stellt man den Zeiger auf den nächsten Tabellenplatz. Ist man am Ende der Tabelle angelangt, wird der Zeiger wieder auf den Tabellenanfang gestellt. Mit der zugeteilten Sicherungsnummer wird im entsprechenden Tabellenplatz der Sicherungstabelle versucht, mit einem speziellen Befehl die Inkarnationsnummer des Prozessors einzutragen. Ist bezüglich dieser Sicherungsnummer bereits eine andere Inkarnationsnummer eingetragen und damit diese Sicherungsnum-



⑪ Veröffentlichungsnummer: **0 635 792 A2**

⑫ **EUROPÄISCHE PATENTANMELDUNG**

⑲ Anmeldenummer: **94110108.1**

⑤① Int. Cl.<sup>6</sup>: **G06F 15/16**

②② Anmeldetag: **29.06.94**

③③ Priorität: **16.07.93 DE 4323931**

④③ Veröffentlichungstag der Anmeldung:  
**25.01.95 Patentblatt 95/04**

⑧④ Benannte Vertragsstaaten:  
**AT BE CH DE DK ES FR GB IT LI NL SE**

⑦① Anmelder: **SIEMENS AKTIENGESELLSCHAFT**  
**Wittelsbacherplatz 2**  
**D-80333 München (DE)**

⑦② Erfinder: **Liebl, Robert**  
**Dorfstrasse 31**  
**D-93470 Thurnstein/Lohberg (DE)**  
Erfinder: **Pfaehler, Wolfgang, Dipl.-Phys.**  
**Veltenstrasse 16**  
**D-85221 Dachau (DE)**

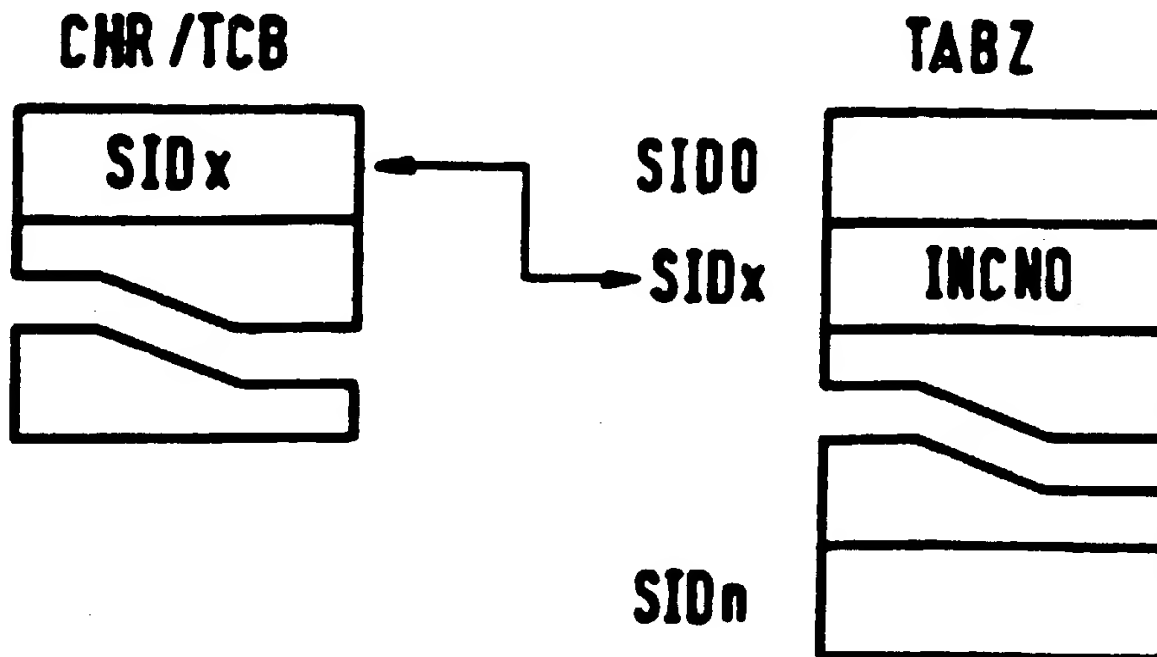
⑤④ **Verfahren zur Koordination von parallelen Zugriffen mehrerer Prozessoren auf Ressourcenkonfigurationen.**

⑤⑦ In Multiprozessorsystemen existieren oft komplexe Ressourcenkonfigurationen. Dadurch ergeben sich bei konkurrierenden Zugriffen auf eine bestimmte Ressourcenkonfiguration durch mehrere Prozessoren Koordinationsprobleme.

Die Erfindung löst die Probleme dadurch, daß

eine zentrale Sicherungstabelle eingeführt wird und daß ein Prozessor dort seine Prozessornummer zu einer bestimmten Sicherungsnummer hinterlegen muß, wenn er die Kontrolle über die zu dieser Sicherungsnummer gehörige Ressourcenkonfiguration erhalten will.

**FIG 1**



Zeiger auf Kanalregister, die im Laufe einer Meldungsbearbeitung einer Anwenderinstanz geliefert wurden eingetragen sind. Alle zu dieser Kanalzeigertabelle zugehörigen Kanalregister werden von der Entsicherungsprozedur auf den Zustand "Kanal frei" geprüft. Durch Eintragen dieses Zustandes in ein Kanalregister legt eine Anwenderinstanz fest, ob das Kanalregister an dieser Stelle freigegeben werden kann. Trifft dies zu, wird das Kanalregister an dieser Stelle durch Aufruf der entsprechenden Routine ins Freiband gehängt.

Die beschriebene Entsicherungsprozedur wird analog zu den Kanalregistern auch für die Transaktionskontrollblöcke übernommen. Das bedeutet, daß die genannte Entsicherungsprozedur außer der genannten Kanalzeigertabelle auch eine Transaktionszeigertabelle TABT entsprechend bearbeitet.

In der lokalen Sicherungsnummerntabelle werden diejenigen Sicherungsnummern gespeichert, die im Laufe einer Meldungsbearbeitung von einem Prozessor gesichert worden sind. Mit Hilfe dieser Tabelle werden nach Abschluß der Meldungsbearbeitung alle entsprechenden Sicherungsnummern in der zentralen Sicherungstabelle wiederum entsichert und damit für eine erneute Sicherung durch andere Prozessoren freigegeben.

Durch die beschriebene Arbeitsweise der Sicherungsprozeduren merkt die meldungsindividuelle Anwenderinstanz so gut wie nichts vom eigentlichen Sicherungsvorgang. Auch der Vorgang des Entsicherns nach der Meldungsbearbeitung wird von einer zentralen Dienstinstanz des Anwenders abgewickelt.

Im folgenden werden noch einmal die wichtigsten Abläufe bzw. Definitionen des beschriebenen Koordinierungsverfahrens zusammengefaßt.

Eine Anwenderinstanz erhält den Zeiger auf eine Resource von der Sicherungsprozedur nur dann, wenn die Resource eine Sicherungsnummer enthält und diese Sicherungsnummer ordnungsgemäß durch Hinterlegung der Prozessornummer gesichert worden ist.

Neue Sicherungsnummern werden zyklisch vergeben, d.h. es darf durchaus vorkommen, daß zwei voneinander unabhängige Ressourcenkonfigurationen die gleiche Sicherungsnummer haben.

Die erste Sicherungsnummer, die von einem Prozessor gesichert wird heißt "aktuelle Sicherungsnummer".

Bei der Neubelegung einer Resource wird die aktuelle Sicherungsnummer eingetragen. Nur falls noch keine vorhanden ist, wird eine neue Sicherungsnummer vergeben, die dann zur neuen aktuellen Sicherungsnummer wird und in die neu belegte Resource eingetragen wird.

Alle Sicherungsnummern  $SID_1, \dots, SID_n$ , die im Laufe einer Meldungsbearbeitung gesichert worden sind, sind in der lokalen prozessorspezifischen

Sicherungsnummerntabelle TABS eingetragen. An erster Stelle in dieser Tabelle steht wie bereits erwähnt die aktuelle Sicherungsnummer. Diese aktuelle Sicherungsnummer wird bei jedem Aufruf einer Anwenderinstanz an eine zentrale Dienstinstanz (z.B. Sicherungsprozedur, Entsicherungsprozedur, Verknüpfungsprozedur) mitübergeben.

Werden zwei Ressourcenkonfigurationen miteinander verknüpft, müssen nach der Verknüpfung alle Ressourcen die gleiche Sicherungsnummer haben. Dies wird durch den Aufruf einer zentralen Dienstinstanz, nämlich der obengenannten Verknüpfungsprozedur gewährleistet.

Alle Zeiger auf Kanalregister bzw. Transaktionskontrollblöcke, die den Anwenderinstanzen über die Sicherungsprozeduren im Laufe einer Meldungsbearbeitung weitergegeben werden, sind in der Kanalzeigertabelle bzw. Transaktionszeigertabelle eingetragen.

Eine Anwenderinstanz signalisiert durch Eintragen des Zustandes "frei", daß diese Resource freigegeben werden kann. Das Einfädeln der freigegebenen Resource ins Freiband, sowie das Entsichern der Sicherungsnummer in der zentralen Sicherungstabelle TABZ erfolgt ebenfalls mit einer zentralen Dienstinstanz, nämlich der Entsicherungsprozedur.

Alle Sicherungsnummern, die im Laufe einer Meldungsbearbeitung gesichert worden sind, werden zentral mit der Entsicherungsprozedur entsichert.

Werden beim Sichern von Ressourcen Inkonsistenzen bei der Verknüpfung der Ressourcen oder den Sicherungsnummern festgestellt, werden diese so weit wie möglich durch die Sicherungsprozedur korrigiert.

## Patentansprüche

1. Verfahren zur Koordination von parallelen Zugriffen mehrerer Prozessoren auf Ressourcenkonfigurationen, demgemäß
  - a) jede Resource durch eine Sicherungsnummer (SID) gesichert wird, wobei Ressourcen, die zu derselben Ressourcenkonfiguration gehören auch dieselbe Sicherungsnummer erhalten,
  - b) sämtliche Sicherungsnummern über eine zentrale Sicherungstabelle vergeben werden,
  - c) einem Prozessor auf Anforderung die Zugriffskontrolle über eine gesamte Ressourcenkonfiguration erteilt wird, wenn die zu dieser Ressourcenkonfiguration gehörige Sicherungsnummer zu diesem Zeitpunkt nicht durch einen anderen Prozessor belegt ist.

mer gesichert (belegt), vergibt die Zeigerverwaltung einfach die nächste Sicherungsnummer der Sicherungstabelle und versucht sodann diese zu sichern. Mit der zyklischen Vergabe ist für die Zeigerverwaltung kein besonderer Schutzmechanismus und damit auch kein besonderer Dynamikaufwand notwendig.

Durch die zyklische Vergabe besteht die Möglichkeit, daß dieselbe Sicherungsnummer mehrmals und damit für voneinander unabhängige Verbindungen bzw. Transaktionen vergeben wird. Dies hat aber nur geringe Nachteile. Anreize für diese verschiedenen Ressourcenkonfigurationen mit derselben Sicherungsnummer würden dann nicht parallel sondern aufgrund der zu einem bestimmten Zeitpunkt jeweils nur von einem einzigen Anwender sicherbaren (belegbaren) Sicherungsnummer sequenziell bearbeitet werden. Diese Fälle können durch eine entsprechend dimensionierte Tabelle vernachlässigbar gering gehalten werden.

Werden bestehende Ressourcenkonfigurationen, die erfindungsgemäß jeweils eine eigene Sicherungsnummer besitzen, logisch miteinander verknüpft, müssen nach der Verknüpfung alle Ressourcen die gleiche Sicherungsnummer haben. Dazu wird die Sicherungsnummer an den betreffenden Stellen entsprechend umgeschrieben. Zu diesem Zeitpunkt müssen selbstverständlich alle beteiligten Sicherungsnummern von demselben Prozessor gesichert sein, d.h. die Inkarnationsnummer des Prozessors muß bezüglich der alten Sicherungsnummern und der neuen Sicherungsnummer in der Sicherungstabelle eingetragen sein.

Ein Prozessor versucht seine Inkarnationsnummer immer dann in der Sicherungstabelle einzutragen, sobald er aus einer ihm zugeteilten Nachricht die damit verknüpfte Resource und damit auch die Sicherungsnummer ermitteln kann. Beendet der Prozessor die Bearbeitung, wird die Inkarnationsnummer aus der Sicherungstabelle wieder ausgetragen. Dazu merkt sich jeder Prozessor in einer Tabelle seines lokalen Speichers alle Sicherungsnummern, die von ihm im Rahmen einer Meldungsbearbeitung gesichert worden sind, um sie am Ende der Bearbeitung von einer zentralen Dienstinstanz des Anwenders, z.B. einer zentralen Prozedur wieder entsichern zu lassen.

Eine Sicherungsnummer bleibt in einer Resource während deren gesamten transienten Lebensdauer gültig. Wird die Resource wieder freigegeben, d.h. für die Verbindung nicht mehr benötigt, kann auch gleichzeitig die Sicherungsnummer aus dieser Resource ausgetragen werden.

Fig. 3 zeigt die prozessorspezifischen Tabellen zur Realisierung des erfindungsgemäßen Verfahrens, die jeweils im lokalen Speicher eines Prozessors vorhanden sind, nämlich eine lokale Sicherungsnummerntabelle TABS, die in der von einem

Prozessor gesicherten Sicherungsnummern eingetragen sind, sowie Ressourcentabellen TABC und TABT, in denen Zeiger CHR\_PTR und TCB\_PTR auf von diesem Prozessor gesicherte Ressourcen enthalten sind.

Im folgenden wird die Arbeitsweise der zentralen Prozeduren zum Sichern und Entsichern der Ressourcen näher beschrieben.

Im Zuge einer Meldungsbearbeitung will eine Anwenderinstanz auf ein Kanalregister CHR zugreifen und ruft zu diesem Zweck die Sicherungsprozedur zum Sichern von Kanalregistern auf. Bei ihrem Aufruf übergibt die Anwenderinstanz der Sicherungsprozedur einen Index auf das angeforderte Kanalregister, wobei die Anwenderinstanz den Index aus der empfangenen Meldung entnommen hat. Anhand dieses Index prüft die Sicherungsprozedur, ob das angeforderte Kanalregister im Zustand "Kanal belegt" oder "Kanal frei" ist.

Ist das Kanalregister im Zustand "Kanal belegt", so entnimmt die Sicherungsprozedur aus dem Kanalregister dessen zugehörige Sicherungsnummer. Unter dieser Sicherungsnummer versucht die Sicherungsprozedur sodann in der zentralen Sicherungstabelle die Inkarnationsnummer der Anwenderinstanz einzutragen. Gelingt dies, so erhält die Anwenderinstanz den Rückgabeparameter "Erfolg" sowie einen physikalischen Zeiger auf das angeforderte Kanalregister. Durch die erfolgreiche Hinterlegung hat die Anwenderinstanz gleichzeitig die Kontrolle über die gesamte zu der Sicherungsnummer des angeforderten Kanalregisters gehörige Ressourcenkonfiguration erhalten.

Ist das Kanalregister CHR im Zustand "Kanal frei", trägt die Sicherungsprozedur nach Anforderung von der Zeigerverwaltung eine neue Sicherungsnummer bzw. falls in der lokalen Sicherungsnummerntabelle TABS bereits vorhanden, die aktuelle Sicherungsnummer im Kanalregister ein. Bei der aktuellen Sicherungsnummer handelt es sich um die an erster Stelle in der lokalen Sicherungsnummerntabelle eingetragene Sicherungsnummer SID\_1.

Hat das Kanalregister einen Verweis auf einen Partner mit derselben Sicherungsnummer, gibt die Sicherungsprozedur beide Pointer an die aufrufende Anwenderinstanz zurück. Sind sie unterschiedlich, wird der Aufruf mit einem entsprechenden Rückgabeparameter abgewiesen.

Die beschriebene Arbeitsweise der Sicherungsprozedur zum Sichern von Kanalregistern gilt analog auch für die Sicherungsprozedur zum Sichern von Transaktionskontrollblöcken.

Die Entsicherungsprozedur wird am Ende einer Meldungsbearbeitung von einer zentralen Dienstinstanz des Anwenders aufgerufen. Die Entsicherungsprozedur arbeitet mit Hilfe der in Fig. 3 dargestellten Kanalregistertabelle TABC, in der alle

FIG 1

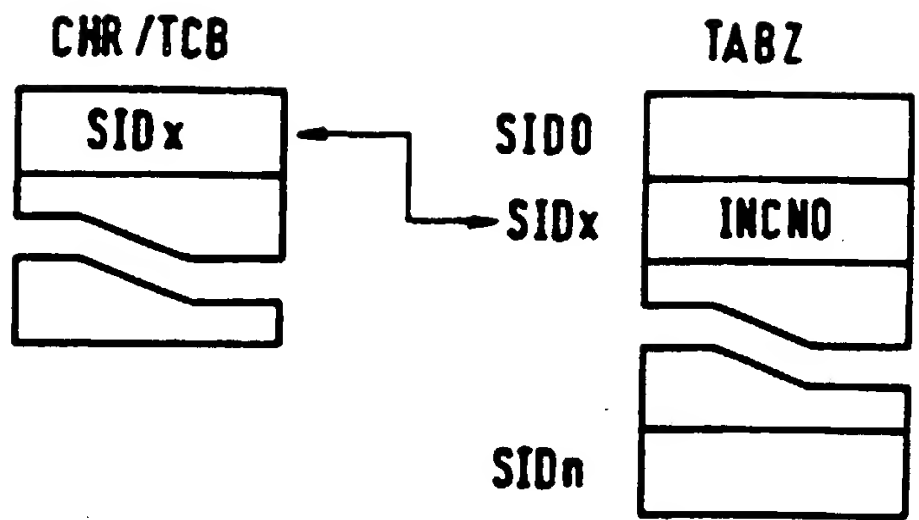


FIG 2

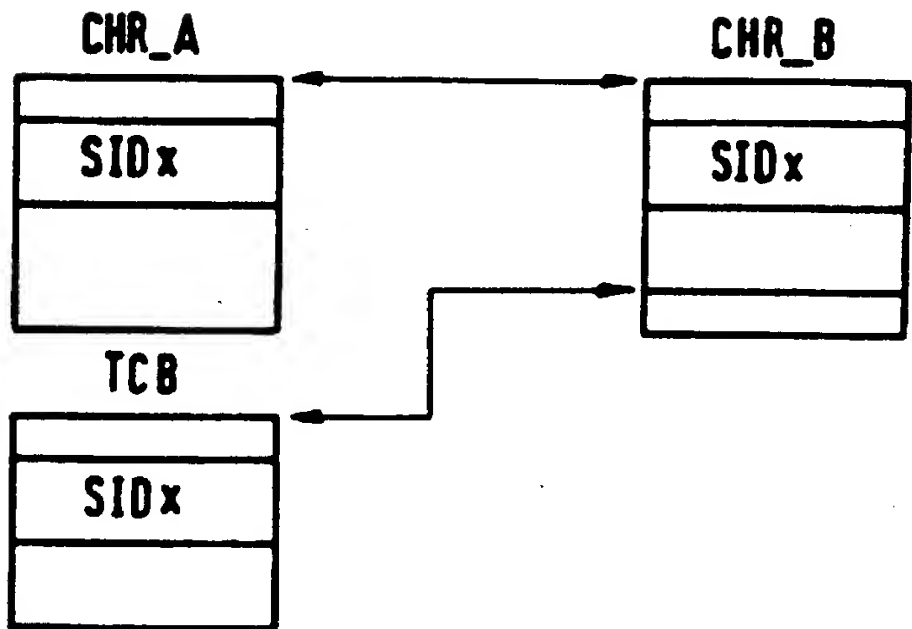
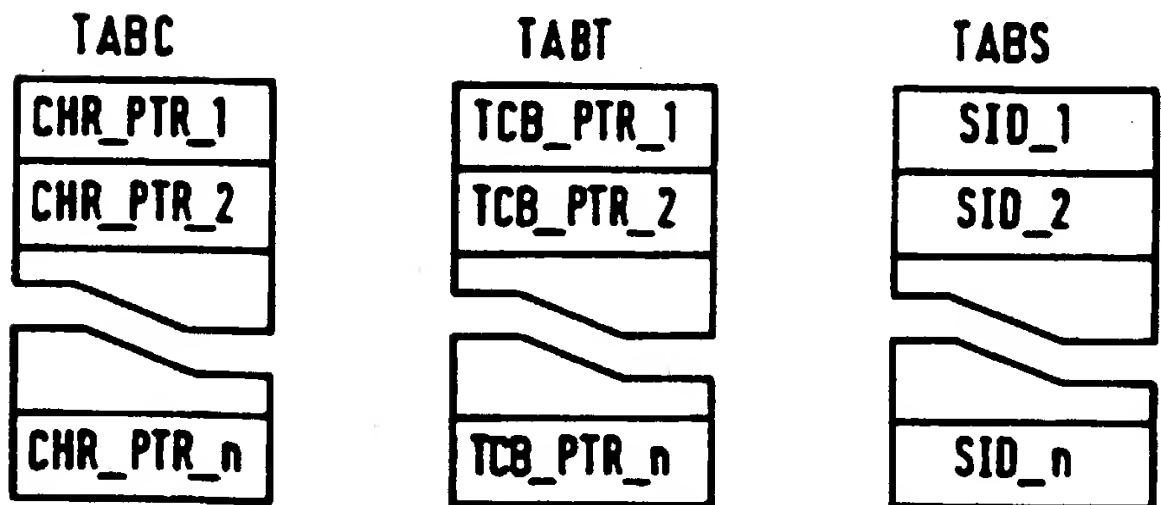


FIG 3





2. Verfahren nach Anspruch 1,  
**dadurch gekennzeichnet,**  
daß die vorhandenen Sicherungsnummern  
(SID) zyklisch vergeben werden.

5

3. Verfahren nach Anspruch 1 oder 2,  
**dadurch gekennzeichnet,**  
daß

a) der Vorgang des Sicherns einer Resour-  
ce durch eine zentrale Dienstinstanz des  
Anwendersystems durchgeführt wird,

10

b) Meldungsbearbeitungen durch meldungs-  
individuelle Anwenderinstanzen des Anwen-  
dersystems durchgeführt werden.

15

20

25

30

35

40

45

50

55



Europäisches  
Patentamt

## EUROPÄISCHER RECHERCHENBERICHT

Nummer der Anmeldung  
EP 94 11 0108

EINSCHLÄGIGE DOKUMENTE			
Kategorie	Kennzeichnung des Dokuments mit Angabe, soweit erforderlich, der maßgeblichen Teile	Betrifft Anspruch	KLASSIFIKATION DER ANMELDUNG (Int.Cl.6)
Y	PER BRINCH HANSEN: 'Operating System Principles' 1973, PRENTICE-HALL, INC., ISBN 0-13-637843-9, ENGLEWOOD CLIFFS, NEW JERSEY Seiten 42-53, 122-131 * Seite 124, Zeile 32 - Zeile 38 * * Seite 125, Zeile 18 - Zeile 23 * ---	1-3	G06F15/16 G06F9/46
Y	EP-A-0 164 578 (SIEMENS AG) 18.Dezember 1985 * Zusammenfassung; Abbildung * * Seite 2, Zeile 30 - Zeile 34 * * Seite 5, Zeile 23 - Seite 6, Zeile 13 * * Seite 7, Zeile 13 - Zeile 18 * ---	1-3	
A	ELEKTRONISCHE RECHENANLAGEN, Bd. 26, Nr. 1, Februar 1984 ISSN 0013-5720, MÜNCHEN, DEUTSCHLAND, Seiten 3-12, D. ZÖBEL: 'Ein geschlossenes Konzept zur effizienten Behandlung der Deadlockproblematik in Betriebssystemen' * Seite 4, linke Spalte, Zeile 10 - rechte Spalte, letzte Zeile * ---	1-3	RECHERCHIERTE SACHGEBIETE (Int.Cl.6) G06F
A	EP-A-0 380 857 (DIGITAL EQUIPMENT CORPORATION) 8.August 1990 * Zusammenfassung * * Spalte 3, Zeile 3 - Zeile 54 * * Spalte 7, Zeile 9 - Zeile 39; Abbildung 3 * --- -/--	1-3	
Der vorliegende Recherchenbericht wurde für alle Patentansprüche erstellt			
Recherchierter	Abschlußdatum der Recherche		Prüfer
DEN HAAG	3.Oktober 1995		Wiltink, J
KATEGORIE DER GENANNTEN DOKUMENTE			
X : von besonderer Bedeutung allein betrachtet Y : von besonderer Bedeutung in Verbindung mit einer anderen Veröffentlichung derselben Kategorie A : technologischer Hintergrund O : mündliche Offenbarung P : Zwischenliteratur		T : der Erfindung zugrunde liegende Theorien oder Grundsätze E : älteres Patentdokument, das jedoch erst am oder nach dem Anmeldedatum veröffentlicht worden ist D : in der Anmeldung angeführtes Dokument L : aus anderen Gründen angeführtes Dokument A : Mitglied der gleichen Patentfamilie, übereinstimmendes Dokument	

(19)



Europäisches Patentamt  
European Patent Office  
Office européen des brevets



(11) Veröffentlichungsnummer: **0 635 792 A3**

(12)

## EUROPÄISCHE PATENTANMELDUNG

(21) Anmeldenummer: **94110108.1**

(51) Int. Cl.<sup>6</sup>: **G06F 15/16, G06F 9/46**

(22) Anmeldetag: **29.06.94**

(30) Priorität: **16.07.93 DE 4323931**

(43) Veröffentlichungstag der Anmeldung:  
**25.01.95 Patentblatt 95/04**

(84) Benannte Vertragsstaaten:  
**AT BE CH DE DK ES FR GB IT LI NL SE**

(88) Veröffentlichungstag des später veröffentlichten  
Recherchenberichts: **06.12.95 Patentblatt 95/49**

(71) Anmelder: **SIEMENS AKTIENGESELLSCHAFT**  
**Wittelsbacherplatz 2**  
**D-80333 München (DE)**

(72) Erfinder: **Liebl, Robert**  
**Dorfstrasse 31**  
**D-93470 Thurnstein/Lohberg (DE)**  
Erfinder: **Pfaehler, Wolfgang, Dipl.-Phys.**  
**Veltenstrasse 16**  
**D-85221 Dachau (DE)**

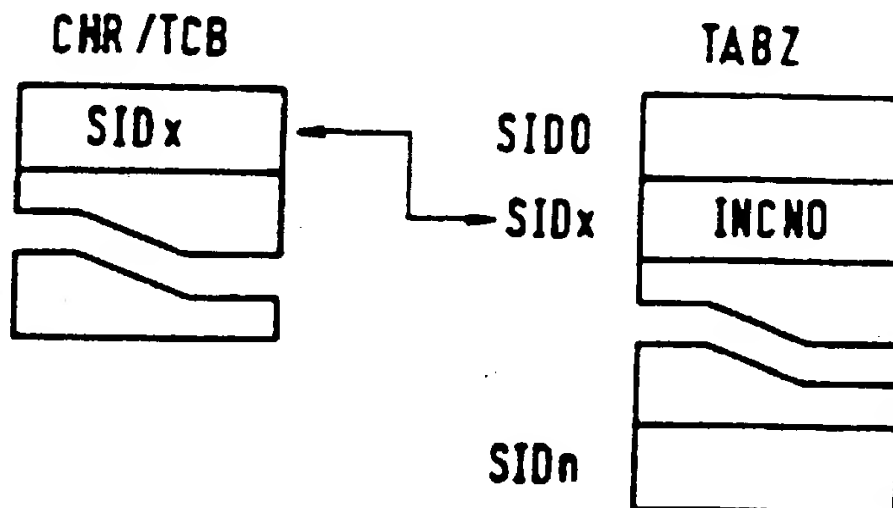
(54) **Verfahren zur Koordination von parallelen Zugriffen mehrerer Prozessoren auf Ressourcenkonfigurationen.**

(57) In Multiprozessorsystemen existieren oft komplexe Ressourcenkonfigurationen. Dadurch ergeben sich bei konkurrierenden Zugriffen auf eine bestimmte Ressourcenkonfiguration durch mehrere Prozessoren Koordinationsprobleme.

Die Erfindung löst die Probleme dadurch, daß

eine zentrale Sicherungstabelle eingeführt wird und daß ein Prozessor dort seine Prozessornummer zu einer bestimmten Sicherungsnummer hinterlegen muß, wenn er die Kontrolle über die zu dieser Sicherungsnummer gehörige Ressourcenkonfiguration erhalten will.

FIG 1



THIS PAGE BLANK (USPTO)